

Документ подписан простой электронной подписью
 Информация о владельце:
 ФИО: Попов Анатолий Николаевич
 Должность: директор
 Дата подписания: 02.02.2023 15:45:45
 Уникальный программный ключ:
 1e0c38dcc0aee73cee1e5c09c1d587357497bc8

Аннотация рабочей программы дисциплины Б1.В.04 Организация ЭВМ и систем

Направление подготовки: 09.03.03

Профиль: Прикладная информатика на железнодорожном транспорте

Объем дисциплины: 7 ЗЕТ

1. ЦЕЛИ ОСВОЕНИЯ ДИСЦИПЛИНЫ (МОДУЛЯ)	
1.1	Целью освоения дисциплины является формирование компетенций в областях архитектуры целевых аппаратных и программных платформ ЭВМ, для которой разрабатывается программный код на языках низкого уровня; инструментальные среды для разработки и отладки программ, написанных на языках

3. КОМПЕТЕНЦИИ ОБУЧАЮЩЕГОСЯ, ФОРМИРУЕМЫЕ В РЕЗУЛЬТАТЕ ОСВОЕНИЯ ДИСЦИПЛИНЫ (МОДУЛЯ)	
ПК-1 Способен разрабатывать требования и проектировать программное обеспечение	
ПК-1.1 Разрабатывает программный код на языках программирования низкого уровня	
ПК-1.2 Осуществляет отладку программ, написанных на языке низкого уровня	
06.028. Профессиональный стандарт "СИСТЕМНЫЙ ПРОГРАММИСТ", утвержденный приказом Министерства труда и социальной защиты Российской Федерации от 29 сентября 2020 г. N 678н (зарегистрирован Министерством юстиции Российской Федерации 26 ноября 2020 г., регистрационный N	
ПК-1. А. Разработка компонентов системных программных продуктов А/04.6 Создание инструментальных средств программирования	

В результате освоения дисциплины (модуля) обучающийся должен

3.1 Знать:	
3.1.1	разновидности архитектуры целевых аппаратных и программных платформ ЭВМ, для которой разрабатывается программный код на языках низкого уровня; инструментальные среды для отладки программ, написанных на языках низкого уровня
3.1.2	
3.2 Уметь:	
3.2.1	разрабатывать программный код на языках программирования низкого уровня; отлаживать программы, написанные на языках программирования низкого уровня
3.2.2	
3.2.3	
3.3 Владеть:	
3.3.1	навыками использования инструментальных сред для разработки программ на языках низкого уровня; навыками использования инструментальных сред для отладки программ, написанных на языках низкого
3.3.2	
3.3.3	

Раздел 1. Архитектура и организация классической фон-неймановской ЭВМ

Раздел 2. Интерфейсы компьютеров. Определение, классификация и характеристики

Раздел 3. Архитектура и организация памяти в компьютерах

Раздел 4. Организация обмена информацией между блоками компьютера

Раздел 5. Структурная организация современных микропроцессоров

Раздел 6. Организация ввода и вывода информации в компьютер

Раздел 7. Самостоятельная работа

Раздел 8. Контактные часы на аттестацию