Документ подписан простой электронной подписью

Информация о владельце:

ФИО: Попов Анатолий Николаевич

Аннотация рабочей программы дисциплины Б1.О.26 Должность: директор

Дата подписания: 18.05.2021 09:30:55 Уникальный программный ключ:

Теория дискретных устройств

1e0c38dcc0aee73cee1e5c09c1d5873fc7497bc8 **Направление подготовки: 23.05.05 СИСТЕМЫ ОБЕСПЕЧЕНИЯ ДВИЖЕНИЯ ПОЕЗДОВ**

Профиль: Автоматика и телемеханика на железнодорожном транспорте

Объем дисциплины: 3 ЗЕТ

1. ЦЕЛИ ОСВОЕНИЯ ДИСЦИПЛИНЫ (МОДУЛЯ)					
1.1 Целью освоения дисциплины является изучение принципов работы схем дискретных устройств, характеристик объектов и систем автоматического управления, кодирования и декодирования сигналов, элементной базы (цифровых микросхем и микропроцессоров).					
1.2 Задачами изучения дисциплины являются формирование знаний, умений и навыков по: изучению принципов работы схем дискретных устройств, характеристик объектов и систем автоматического управления, кодирования и декодирования сигналов, элементной базы (цифровых микросхем и микропроцессоров, работе с сервисами цифрового университета ЭИОС; работе с системами видеоконференцсвязи ЭИОС; работе с электронными курсами системы управления обучением (СУО); работе с электронным портфолио обучающегося; работе с сервисами электронных библиотек университета; работе с сервисами Microsoft Office 365; работе с внешними площадками массовых открытых онлайн курсов.					
1.3 При наличии обучающихся из числа лиц с ограниченными возможностями здоровья, которым необходим особый порядок освоения дисциплины (модуля), по их желанию разрабатывается адаптированная к ограничениям их здоровья рабочая программа дисциплины (модуля).					

2. КОМПЕТЕНЦИИ ОБУЧАЮЩЕГОСЯ, ФОРМИРУЕМЫЕ В РЕЗУЛЬТАТЕ ОСВОЕНИЯ ДИСЦИПЛИНЬ (МОДУЛЯ)						
ПКО-4 Способен разрабатывать проекты устройств и систем, технологических процессов производства, эксплуатации, технического обслуживания и ремонта элементов, устройств и средств технологического оснащения системы обеспечения движения поездов						
	Код и наименование индикатора достижения компетенции					
ПКО-4.1.	Знает элементную базу (виды и физические принципы действия) для разработки схемотехнических решений элементов и устройств СОДП					
ПКО-4.2.	Применяет методы инженерных расчётов, проектирования и анализа характеристик элементов и устройств СОДП					
ПКО-4.3.	Применяет основные положения абстрактной теории автоматов, теории электротехники и электрических цепей, электронных, дискретных и микропроцессорных устройств и информационных систем для анализа, синтеза, разработки и проектирования элементов и устройств СОДП					
ПКО-4.4.	Разрабатывает (в том числе с использованием информационно-компьютерных технологий) технические решения, проектную документацию и нормативно-технические документы для производства, модернизации, ремонта, а также новых образцов устройств, систем, процессов и средств технологического оснащения в области СОДП					
	особен выполнять проектирование и расчет транспортных объектов в соответствии с ями нормативных документов					
	Код и наименование индикатора достижения компетенции					
ОПК-4.1	Владеет навыками построения технических чертежей, двухмерных и трехмерных графических моделей конкретных инженерных объектов и сооружений					
ОПК-4.2.	Умеет применять системы автоматизированного проектирования на базе отечественного и зарубежного программного обеспечения					
ОПК-4.3.	Определяет силы реакций, действующих на тело, скорости ускорения точек тела в различных видах движений, анализирует кинематические схемы механических систем					

ОПК-4.4.	Применяет физико-математические методы для расчётов механизмов и сооружений, рационально анализирует механические системы
ОПК-4.5.	Знает требования надежности основных систем железнодорожного транспорта и методы расчета показателей надежности
ОПК-4.6.	Умеет применять показатели надежности при формировании технических заданий и разработке технической документации

3. СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)						
Код занятия	Наименование разделов и тем /вид занятия/	Семестр / Курс	Часов	В форме ПП		
1	2	3	4	5		
1	Заполнение карт Карно для функций четырёх переменных. Выделение импликант. Запись функций алгебры логики в виде МДНФ и МКНФ. Преобразование функций алгебры логики с помощью теорем Булевой алгебры Лк, Пр	5	4	0		
2	Системы счисления. Логические константы и переменные. Операции алгебры логики. Способы записи функций. Теоремы алгебры логики. Классификация логических устройств. Характеристики объектов автоматического управления. Полупроводниковые датчики и индикаторные приборы Лк, Лк, Пр	5	6	0		
3	Синтез схемы логического автомата на электромагнитных реле по заданной ФАЛ.Синтез схемы логического автомата на диодных матрицах по заданной ФАЛ. Лк, Лк, Пр	5	6	0		
4	Практические схемы на логических элементах. Мультивибраторы, ждущие мультивибраторы. Схемы устройств на интегральных таймерах. Характеристики систем автоматического управления. Передаточная функция. Устойчивость систем. Качество управления Элементы систем автоматического управления. Методы анализа и синтеза систем Кодирование и декодирование сигналов Синтез логических устройств в заданном базисе Лк, ЛК, Пк, Пр. Пр	5	10	0		
5	Составление принципиальной схемы логического автомата на элементах И-НЕ.Составление принципиальной схемы логического автомата на элементах ИЛИ-НЕ. Практика Лк, ЛК, Пр.	5	6	0		
6	Способы передачи информации в системах автоматики и телемеханики. Кодирование и декодирование сигналов. Минимизация логических устройств. Цели минимизации. Минимизация с помощью карт Карно. Минимизация на ЭВМ с помощью метода Квайна и Мак-Класки. Синтез логических устройств в заданном базисе. Лк, ЛК, Лк, Пр	5	8	0		
7	Элементная база устройств автоматики и телемеханики в электроснабжении. Особенности построения логических устройств на реальной элементной базе. Типовые функциональные узлы комбинационных логических устройств. Лк, ЛК, Пр.	5	6	0		
8	Особенности построения логических устройств на реальной элементной базе. Типовые функциональные узлы комбинационных логических устройств. Базовые логические элементы. Основные требования. БЛЭ транзисторно-транзисторной логики (ТТЛ). Разновидности схемотехники элементов ТТЛ. Статические и динамические характеристики. Способы повышения быстродействия. Запоминающие устройства. Статические, динамические и постоянные запоминающие устройств Лк, ЛК, Лк, Пр.	5	8			
9	Использование электронных курсов в учебном процессе и самообразовании /Cp/	5	53,75	0		
10	Зачет по дисциплине	5	0,25	0		